

531,249

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
29 avril 2004 (29.04.2004)

PCT

(10) Numéro de publication internationale  
**WO 2004/036442 A1**

(51) Classification internationale des brevets<sup>7</sup> :  
G06F 13/42, G01R 31/3185

Laurent [FR/FR]; Les Arènes, 16, rue Jean Jaurès,  
F-38610 Gieres (FR).

(21) Numéro de la demande internationale :  
PCT/FR2002/003521

(74) Mandataire : DE BEAUMONT, Michel; Cabinet Michel  
de Beaumont, 1, rue Champollion, F-38000 Grenoble (FR).

(22) Date de dépôt international :  
15 octobre 2002 (15.10.2002)

(81) États désignés (national) : JP, US.

(25) Langue de dépôt : français

(84) États désignés (régional) : brevet européen (AT, BE, BG,  
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU,  
MC, NL, PT, SE, SK, TR).

(26) Langue de publication : français

Publiée :  
— avec rapport de recherche internationale

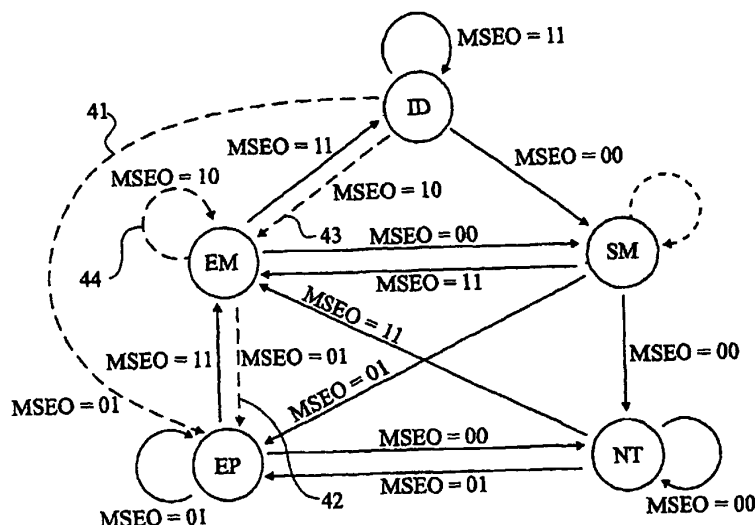
(71) Déposant (pour tous les États désignés sauf US) : STMI-  
CROELECTRONICS S.A. [FR/FR]; 29, boulevard Ro-  
main Rolland, F-92120 Montrouge (FR).

En ce qui concerne les codes à deux lettres et autres abrévia-  
tions, se référer aux "Notes explicatives relatives aux codes et  
abréviations" figurant au début de chaque numéro ordinaire de  
la Gazette du PCT.

(72) Inventeur; et  
(75) Inventeur/Déposant (pour US seulement) : REGNIER,

(54) Title: DIGITAL MESSAGE TRANSMISSION PROTOCOL

(54) Titre : PROTOCOLE DE TRANSMISSION DE MESSAGES NUMERIQUES



(57) Abstract: The invention concerns a method for transmitting digital messages including each at least one data packet, comprising the following steps: a) dividing each data packet into successive segments of predetermined size, each segment being classified in accordance with one or the other among five types depending on whether it contains a start of message (SM), intermediate data (NT), an end of packet (EP), and end of message (EM); or it is an empty segment (ID); b) and sending with each segment an identification signal characterizing the succession of the segment concerned and of the preceding segment; a segment containing both the start and the end of a message being classified as being a segment containing an end of message, and a segment containing both the start of a message and the end of a first packet of the message being classified as a segment containing an end of packet.

[Suite sur la page suivante]

WO 2004/036442 A1



---

(57) **Abbrégé :** L'invention concerne un procédé de transmission de messages numériques comprenant chacun au moins un paquet de données, comportant les étapes: a/ diviser chaque paquet de données en segments successifs de taille prédéterminée chaque segment étant classé selon l'un ou l'autre de cinq types selon qu'il contient: un début de message (SM), des données intermédiaires (NT), une fin de paquet (EP), une fin de message (EM); ou qu'il est un segment vide (ID); et b/ envoyer avec chaque segment un signal d'identification caractérisant la succession du segment considéré et du segment précédent; un segment contenant à la fois le début et la fin d'un message étant classé comme étant un segment contenant une fin de message, et un segment contenant à la fois le début d'un message et la fin d'un premier paquet du message étant classé comme étant un segment contenant une fin de paquet.

### PROTOCOLE DE TRANSMISSION DE MESSAGES NUMÉRIQUES

La présente invention concerne le test de microprocesseurs. Elle concerne plus particulièrement un procédé et un dispositif de transmission de données numériques entre un circuit de surveillance intégré dans une puce de microprocesseur et un outil d'analyse.

La figure 1 représente de façon schématique un circuit intégré 10 comportant un microprocesseur ( $\mu$ P) 12, une mémoire interne (MEM) 14 et des bornes d'entrée/sortie (I/O) 16. Le microprocesseur 12 est destiné à exécuter un programme ou logiciel stocké dans la mémoire 14. Sous la commande du programme, le microprocesseur 12 peut traiter des données fournies par les bornes d'entrée/sortie 16 ou stockées dans la mémoire 14 et lire ou écrire des données par les bornes d'entrée/sortie 16.

De façon à vérifier le bon fonctionnement du microprocesseur, on intègre généralement au circuit intégré 10 un circuit de surveillance 18 (TEST). Le circuit de surveillance 18 est adapté à lire des données spécifiques fournies par le microprocesseur 12 lors du déroulement d'un programme, et à réaliser éventuellement un traitement sur les données lues. Des bornes de test 22 relient le circuit de surveillance 18 à un outil d'analyse 24. L'outil d'analyse 24 peut effectuer un

traitement des signaux reçus, par exemple en fonction de commandes fournies par un utilisateur, et assurer une analyse détaillée du fonctionnement du microprocesseur 12. En particulier, l'outil d'analyse 24 peut déterminer la séquence d'instructions du programme réellement exécutée par le microprocesseur 12.

Le nombre de bornes de test 22 peut être du même ordre de grandeur que le nombre de bornes d'entrée/sortie 16, par exemple 200 à 400 bornes. Les bornes de test 22 ainsi que les connexions du circuit de surveillance 18 occupent une surface de silicium importante, ce qui entraîne un accroissement indésirable du coût du circuit. Pour cela, une première version du circuit intégré 10 incluant le circuit de surveillance 18 et les bornes de test 22 est produite en petites quantités pour effectuer la mise au point du programme du microprocesseur 12 ou "programme utilisateur". Après cette mise au point, une version du circuit intégré 10 débarrassée du circuit de surveillance 18 et des bornes de test 22 est commercialisée. Cela implique la réalisation de deux versions du circuit intégré, ce qui demande un travail important et est relativement coûteux. De plus, la puce finale n'est pas forcément identique à la puce testée.

Pour pallier les inconvénients précédemment mentionnés, on cherche à réaliser un circuit de surveillance 18 qui occupe une surface réduite et nécessite seulement un nombre réduit de bornes de test 22, ce qui diminue le coût de revient du circuit de surveillance. Le circuit de surveillance 18 peut alors être laissé sur le circuit intégré 10 finalement commercialisé.

On cherche donc à diminuer le nombre de signaux fournis par le circuit de surveillance 18. Pour ce faire, on fait réaliser directement au niveau du circuit de surveillance 18 certaines opérations logiques sur les données mesurées au niveau du microprocesseur 12 de façon à transmettre seulement des messages ayant un contenu informationnel important.

Ainsi, la norme IEEE-ISTO-5001 en préparation propose dans sa version de 1999, accessible par exemple sur le site [www.ieee-isto.org/Nexus5001](http://www.ieee-isto.org/Nexus5001), un protocole particulier d'échanges de messages entre un circuit de surveillance et un outil d'analyse pour un circuit de surveillance 18 ne nécessitant qu'un nombre réduit de bornes de test 22.

Le circuit de surveillance est prévu pour surveiller le fonctionnement du microprocesseur et pour fournir aux bornes de test des messages prédéterminés seulement lorsque certaines instructions prédéterminées sont exécutées. Les messages peuvent indiquer combien d'instructions ont été exécutées depuis le message précédent. Des messages peuvent également être prévus pour indiquer que certains points prédéterminés du programme sont atteints. L'outil d'analyse est prévu pour reconstituer le fonctionnement du microprocesseur, c'est-à-dire le déroulement du programme dans le microprocesseur, à partir des messages reçus et du code du programme. La liste des types de messages et leur structure sont décrites dans la section 6 de la norme IEEE-ISTO-5001. Chaque message est divisé en paquets de taille variable et comporte au moins un paquet. Dans chaque paquet, les bits sont classés de gauche à droite par poids croissant. La norme IEEE-ISTO-5001 prévoit qu'un message peut comporter des paquets de taille fixée par la norme ou variable (fixée par l'utilisateur). Pour des raisons de simplicité, on considère par la suite qu'un paquet de taille variable peut comprendre un ou plusieurs paquets non représentés de taille fixée.

Pour limiter le nombre des bornes de test, chaque paquet est divisé en segments de  $n$  bits, où  $n$  est par exemple compris entre 4 et 16, transmis par un bus MDO de  $n$  bits. Les  $n$  bits de poids le plus faible du premier paquet de données du message sont recopiés bit à bit dans un premier segment, puis les  $n$  bits de poids le plus faible restants du paquet de données sont recopiés bit à bit dans un deuxième segment, et ainsi de suite jusqu'à ce que chaque bit du paquet ait été recopié. Les bits de poids le plus fort non utilisés du dernier segment ainsi

formé reçoivent une valeur prédéterminée, par exemple 0. Chaque paquet de données est divisé en segments de la manière précédente. Les segments sont transmis à la suite par le bus MDO, en cadence avec un signal d'horloge non représenté propre  
5 au circuit de surveillance. Pour permettre la reconstruction des paquets de données à partir des segments, il est prévu de transmettre avec chaque segment sur des bornes de test supplémentaires un code MSEO qui permet à l'outil d'analyse d'identifier la nature des données contenues dans le segment. La  
10 norme IEEE-ISTO-5001 prévoit des codes MSEO pour identifier qu'un segment contient : un début de message (segment SM), des données intermédiaires (segment NT), une fin de paquet (segment EP), une fin de message (segment EM), ou que ce segment est un segment vide (segment ID) correspondant à une période  
15 d'inactivité entre deux messages.

Plutôt que d'identifier directement chaque segment par un code particulier, ce qui nécessiterait au moins trois bits, la norme IEEE-ISTO-5001 prévoit de donner au code MSEO une valeur qui, si l'on connaît le type du segment précédent, permet  
20 de déterminer le type du segment transmis. Le code MSEO identifie la transition entre le segment précédent et le segment transmis.

La figure 2 illustre schématiquement toutes les successions possibles de segments prévues par la norme IEEE-ISTO-5001. Les cercles portant les références SM, NT, EP, EM et ID représentent chacun un type de segment transmis. Les flèches joignant deux cercles indiquent que les deux segments correspondants peuvent être transmis l'un après l'autre. Une flèche partant d'un cercle pour y revenir indique qu'un segment  
25 de ce type peut être transmis plusieurs fois à la suite. Par exemple, un segment SM peut suivre un segment SM. Cela indique que le message envoyé était très court et comprenait un seul paquet de longueur inférieure ou égale à un segment. En d'autres termes, le premier segment SM contenait à la fois le début et la  
30 fin d'un message. Un segment SM peut être transmis après un

segment SM, EM ou ID, et un segment ID peut être transmis après un segment EM ou ID. De même, un segment NT ou EM peut être transmis après un segment SM, NT ou EP. Enfin, un segment EP peut être transmis après un segment SM, NT ou EP.

5 La figure 2 illustre également la valeur prise par le code MSEO en fonction du type du segment transmis et du type du segment précédent. La valeur du code MSEO associée à chaque segment transmis est la valeur associée à la flèche allant du segment précédent au segment transmis. Un segment SM est  
10 identifié par une valeur 00 du code MSEO si le segment précédent était un segment EM ou ID, et il est identifié par une valeur 10 si le segment précédent était un segment SM. Un segment NT est identifié par une valeur 00 du code MSEO quel que soit le segment précédent. Un segment EP est identifié par une valeur 01  
15 du code MSEO quel que soit le segment précédent. Un segment de type EM ou ID est identifié par une valeur 11 du code MSEO quel que soit le segment précédent.

A la réception des segments, l'outil d'analyse reconstitue les paquets de chaque message en mettant bout à bout  
20 les segments contenant des données d'un même paquet.

La figure 3A illustre à titre d'exemple la transmission d'un message 30 comportant trois paquets 31, 32 et 33 ayant respectivement 9, 20 et 11 bits. La figure 3A illustre également le code MSEO qui est transmis avec chaque segment du  
25 message 30. Pour transmettre le message 30 par un bus MDO de  $n = 8$  bits, le premier paquet 31 est divisé en un premier segment 311 de début de message (MSEO = 00 si l'on suppose que le segment précédent était un segment ID) contenant les 8 bits de poids le plus faible du paquet 31 et un deuxième segment 312  
30 de fin de paquet (MSEO = 01) contenant le bit de poids le plus fort du paquet 31, suivi de 7 zéros. De même, le paquet 32 est divisé en trois segments 321 (de type NT, MSEO = 00), 322 (de type NT, MSEO = 00), et 323 (de type EP, MSEO = 01) contenant respectivement les 8 bits de poids le plus faible, les 8 bits de  
35 poids le plus faible suivants et les 4 bits de poids le plus

fort du paquet 32, suivis de 4 zéros. Le paquet 33 est divisé en deux segments, 331 (de type NT, MSEO = 00) et 332 (de type EM, MSEO = 11) contenant respectivement les 8 bits de poids le plus faible, et les 3 bits de poids le plus fort du paquet 33 suivis de 5 zéros.

Un objet de la présente invention est d'optimiser le procédé de transmission de messages décrit précédemment de façon à réduire le nombre de segments transmis dans divers cas particuliers.

Un autre objet de l'invention est de prévoir un dispositif permettant de mettre en oeuvre un tel procédé.

Pour atteindre ces objets, la présente invention prévoit un procédé de transmission, entre un circuit de surveillance intégré à un microprocesseur et un outil d'analyse, de messages numériques comprenant chacun au moins un paquet de données, comportant les étapes suivantes :

a/ diviser chaque paquet de données en segments successifs de même taille prédéterminée, chaque segment étant classé selon l'un ou l'autre des cinq types de segment suivants :

- segment contenant un début de message ;
- segment contenant des données intermédiaires ;
- segment contenant une fin de paquet ;
- segment contenant une fin de message ; ou
- segment vide ;

b/ envoyer en même temps que chaque segment un signal d'identification caractérisant la différence de type entre le segment considéré et le segment précédent ; et

c/ reconstituer les paquets de chaque message en mettant bout à bout les segments contenant des données d'un même paquet ;

dans lequel un segment contenant à la fois le début et la fin d'un message est classé comme étant un segment contenant une fin de message, et un segment contenant à la fois le début



d'un message et la fin d'un premier paquet du message est classé comme étant un segment contenant une fin de paquet.

Selon un mode de réalisation de l'invention, un segment contenant un début de message ou un segment vide peut  
5 être transmis après un segment contenant une fin de message ou un segment vide ;

un segment contenant des données intermédiaires peut être transmis après un segment contenant un début de message ou des données intermédiaires ou une fin de paquet ; et

10 un segment contenant une fin de paquet ou une fin de message peut être transmis après un segment de type quelconque.

Selon un mode de réalisation de l'invention, le signal d'identification a :

une première valeur si le segment transmis contient un  
15 début de message ou des données intermédiaires ;

une deuxième valeur si le segment transmis contient une fin de paquet ;

une troisième valeur si le segment transmis contient une fin de message et si le segment précédent contenait une fin  
20 de message ou était un segment vide ; et

une quatrième valeur si le segment transmis est vide, ou si le segment transmis contient une fin de message et si le segment précédent contenait un début de message, des données intermédiaires ou une fin de paquet.

25 La présente invention vise également un dispositif de transmission, entre un circuit de surveillance intégré à un microprocesseur et un outil d'analyse, de messages numériques dont chacun comprend au moins un paquet de données, comportant :

un moyen pour diviser chaque paquet de données en  
30 segments successifs de même taille prédéterminée, chaque segment étant classé selon l'un ou l'autre des cinq types de segment suivants :

- segment contenant un début de message ;
- segment contenant des données intermédiaires ;
- 35 -segment contenant une fin de paquet ;

-segment contenant une fin de message ; ou  
-segment vide ;

un moyen pour envoyer en même temps que chaque segment  
un signal d'identification caractérisant la différence de type  
5 entre le segment considéré et le segment précédent ; et

un moyen pour reconstituer les paquets de chaque  
message en mettant bout à bout les segments contenant des  
données d'un même paquet ;

dans lequel le moyen pour diviser chaque paquet de  
10 données classe un segment contenant à la fois le début et la fin  
d'un message comme étant un segment contenant une fin de  
message, et classe un segment contenant à la fois le début d'un  
message et la fin d'un premier paquet du message comme étant un  
segment contenant une fin de paquet.

15 Ces objets, caractéristiques et avantages, ainsi que  
d'autres de la présente invention seront exposés en détail dans  
la description suivante de modes de réalisation particuliers  
faite à titre non-limitatif en relation avec les figures jointes  
parmi lesquelles :

20 la figure 1, précédemment décrite, représente de  
manière schématique un circuit intégré muni d'un dispositif de  
surveillance ;

la figure 2, précédemment décrite, illustre un  
protocole de transmission de messages tel que défini dans la  
25 version de 1999 de la norme IEEE-ISTO-5001 ;

les figures 3A et 3B illustrent un exemple de  
transmission d'un message selon le protocole de la figure 2 pour  
deux tailles de bus MDO différentes ;

la figure 4 illustre un protocole de transmission de  
30 messages selon la présente invention ; et

la figure 5 illustre la transmission du message de la  
figure 3B selon le protocole de la figure 4.

L'inventeur a analysé le fonctionnement du système de  
transmission de messages décrit précédemment dans le cas où le  
35 bus MDO a une largeur de données n égale ou supérieure à la

taille du premier, et éventuellement unique, paquet de données de chaque message.

La figure 3B illustre la transmission du message 30 de la figure 3A et les segments utilisés pour transmettre un tel message par un bus MDO de  $n = 16$  bits. Un seul segment 311' contient les 9 bits du premier paquet 31 suivis de 7 zéros, et ce segment est associé à un code de début de message (MSEO = 00). Comme le protocole ne prévoit pas la possibilité d'indiquer que la fin du premier paquet a été envoyée dans ce même segment, il faut transmettre un segment suivant 312' de fin de paquet associé à un code MSEO = 01, qui ne contient que des zéros, avant de pouvoir transmettre des segments du paquet suivant. Le paquet suivant, 32, est alors divisé en un segment 321' de type NT (MSEO = 00) et un segment 322' de type EP (MSEO = 01) contenant respectivement les 16 bits de poids le plus faible, et les 4 bits de poids le plus fort du paquet 32 suivis de 12 zéros. Le paquet 33 est transmis en un seul segment 331' de fin de message (MSEO = 11) contenant ses 11 bits suivis de 5 zéros.

De manière générale, lorsque le premier paquet d'un message ayant plusieurs paquets a une taille inférieure ou égale à la taille  $n$  du bus MDO, ce premier paquet doit, selon le protocole précédent, être transmis en deux segments. La transmission du deuxième segment, qui ne contient aucune donnée, monopolise inutilement les bornes de test et réduit la bande passante du bus MDO.

La présente invention vise un procédé de transmission de messages en segments dans lequel un segment contenant à la fois le début d'un message et la fin d'un premier, et éventuellement unique, paquet du message peut être suivi immédiatement d'un segment contenant des données, par exemple le début d'un deuxième paquet du message ou le début d'un nouveau message.

La figure 4 illustre un protocole de transmission de messages en segments selon la présente invention. La figure 4

reprend les références utilisées pour identifier les différents segments en figure 2. La figure 4 présente par rapport à la figure 2 les différences qui vont maintenant être décrites en relation avec les flèches dessinées en pointillés.

5            Selon la présente invention, un segment est classé comme étant de type EP non seulement s'il contient uniquement une fin de paquet, mais aussi s'il contient à la fois le début d'un message de plusieurs paquets et la fin du premier paquet du message. Ce dernier cas se présente si le premier paquet d'un  
10 message est plus court qu'un segment. Un tel segment EP de début de message et de fin de paquet peut suivre un segment vide ID lorsqu'un tel début de message est transmis après une période d'inactivité (flèche en pointillés gras 41) ou un segment EM lorsqu'un tel début de message est transmis après la fin d'un  
15 message précédent (flèche en pointillés gras 42).

          Selon la présente invention, un segment est classé comme étant de type EM non seulement s'il contient uniquement une fin de message, mais aussi s'il contient à la fois le début et la fin d'un message. Ce dernier cas se présente si un message  
20 est plus court qu'un segment. Un tel segment EM de début et de fin de message peut suivre un segment ID lorsqu'un message court est transmis après une période d'inactivité (flèche en pointillés gras 43) ou un segment EM lorsqu'un message court est transmis immédiatement après un message précédent (flèche en  
25 pointillés gras 44).

          La possibilité de classer un segment comme étant de type EM s'il contient à la fois le début et la fin d'un message remplace la possibilité, prévue par le protocole de la figure 2, de classer un tel segment comme étant de type SM. Ainsi, selon  
30 la présente invention (comme cela est indiqué par la flèche en pointillés légers), un segment SM ne peut plus suivre un segment SM (et indiquer par là que le premier segment SM contient un message plus court qu'un segment).

          En figure 4, un segment EP est identifié par une  
35 valeur 01 du code MSEO quel que soit le segment précédent. Un

segment EM est identifié soit par une valeur 11 du code MSEO si le segment précédent était un segment SM, NT ou EP, soit par une valeur 10 du code MSEO si le segment précédent était un segment EM ou ID. Les segments SM, NT et IT sont identifiés de la même façon que cela a été décrit précédemment.

La présente invention peut être mise en oeuvre dans un dispositif tel que représenté en figure 1 par l'homme du métier ayant pris connaissance de la section 8 de la version de 1999 de la norme IEEE-ISTO-5001. Pour cela, le circuit de surveillance 18 et l'outil d'analyse 24 seront programmés conformément au protocole de la figure 4.

La figure 5 illustre la transmission du même message 30 que celui illustré en figure 3B par le bus MDO de  $n = 16$  bits selon le protocole de la figure 4. Un seul segment 311" de type EP contient les 9 bits du premier paquet 31 suivis de 7 zéros. Ce segment 311" est suivi des mêmes segments 321', 322' et 331' que ceux décrits en relation avec la figure 3B. Avec le segment 311" est transmis un code MSEO ayant la valeur 01, et avec les segments 321', 322' et 331' sont transmis comme précédemment des codes MSEO ayant les valeurs 00, 01 et 11.

La présente invention permet dans l'exemple illustré en figure 5 de transmettre en quatre segments un message qui, dans de mêmes conditions, devait être transmis en cinq segments selon le protocole de la figure 2.

Dans le cas de messages comportant deux paquets ayant chacun une taille inférieure ou égale à un segment, la présente invention permet de n'envoyer que deux segments au lieu de trois.

La présente invention permet en outre notamment de transmettre en deux segments seulement (un segment EM et un segment EP) la succession d'un message de longueur inférieure à un segment et d'un premier paquet de longueur inférieure à un segment d'un message suivant. Une telle succession aurait été transmise en quatre segments (un segment SM suivi de segments EM, SM et EP) selon le protocole de la figure 2.

Bien entendu, la présente invention est susceptible de diverses variantes et modifications qui apparaîtront à l'homme du métier. En particulier, la présente invention a été décrite en relation avec une transmission de messages depuis le circuit  
5 de surveillance vers l'outil d'analyse, mais elle s'applique de même à une transmission de messages en sens inverse.

En outre la présente invention a été décrite en relation avec des valeurs particulières du code MSEO, mais ces valeurs pourront être modifiées ou inversées.

REVENDICATIONS

1. Procédé de transmission, entre un circuit de surveillance intégré à un microprocesseur et un outil d'analyse, de messages numériques comprenant chacun au moins un paquet de données, comportant les étapes suivantes :

5           a/ diviser chaque paquet de données en segments successifs de même taille prédéterminée, chaque segment étant classé selon l'un ou l'autre des cinq types de segment suivants :

- 10           -segment contenant un début de message (SM) ;  
            -segment contenant des données intermédiaires (NT) ;  
            -segment contenant une fin de paquet (EP) ;  
            -segment contenant une fin de message (EM) ; ou  
            -segment vide (ID) ;

15           b/ envoyer en même temps que chaque segment un signal d'identification (MSEO) caractérisant la différence de type entre le segment considéré et le segment précédent ; et

            c/ reconstituer les paquets de chaque message en mettant bout à bout les segments contenant des données d'un même paquet ;

20           caractérisé en ce qu'un segment contenant à la fois le début et la fin d'un message est classé comme étant un segment contenant une fin de message (EM), et un segment contenant à la fois le début d'un message et la fin d'un premier paquet du message est classé comme étant un segment contenant une fin de  
25   paquet (EP).

2. Procédé selon la revendication 1, dans lequel :

            un segment contenant un début de message (SM) ou un segment vide (ID) peut être transmis après un segment contenant une fin de message (EM) ou un segment vide (ID) ;

30           un segment contenant des données intermédiaires (NT) peut être transmis après un segment contenant un début de message (SM) ou des données intermédiaires (NT) ou une fin de paquet (EP) ; et

un segment contenant une fin de paquet (EP) ou une fin de message (EM) peut être transmis après un segment de type quelconque.

3. Procédé selon la revendication 2, dans lequel le  
5 signal d'identification (MSEO) a :

une première valeur (00) si le segment transmis contient un début de message (SM) ou des données intermédiaires (NT) ;

10 une deuxième valeur (01) si le segment transmis contient une fin de paquet (EP) ;

une troisième valeur (10) si le segment transmis contient une fin de message (EM) et si le segment précédent contenait une fin de message (EM) ou était un segment vide (ID) ; et

15 une quatrième valeur (11) si le segment transmis est vide (ID), ou si le segment transmis contient une fin de message (EM) et si le segment précédent contenait un début de message (SM), des données intermédiaires (NT) ou une fin de paquet (EP).

4. Dispositif de transmission, entre un circuit de  
20 surveillance intégré à un microprocesseur et un outil d'analyse, de messages numériques dont chacun comprend au moins un paquet de données, comportant :

un moyen (18) pour diviser chaque paquet de données en segments successifs de même taille prédéterminée, chaque segment  
25 étant classé selon l'un ou l'autre des cinq types de segment suivants :

- segment contenant un début de message (SM) ;
- segment contenant des données intermédiaires (NT) ;
- segment contenant une fin de paquet (EP) ;
- 30 -segment contenant une fin de message (EM) ; ou
- segment vide (ID) ;

un moyen (18) pour envoyer en même temps que chaque segment un signal d'identification caractérisant la différence de type entre le segment considéré et le segment précédent ; et



un moyen (24) pour reconstituer les paquets de chaque message en mettant bout à bout les segments contenant des données d'un même paquet ;

- 5 caractérisé en ce le moyen (18) pour diviser chaque paquet de données classe un segment contenant à la fois le début et la fin d'un message comme étant un segment contenant une fin de message (EM), et classe un segment contenant à la fois le début d'un message et la fin d'un premier paquet du message comme étant un segment contenant une fin de paquet (EP).

1/5

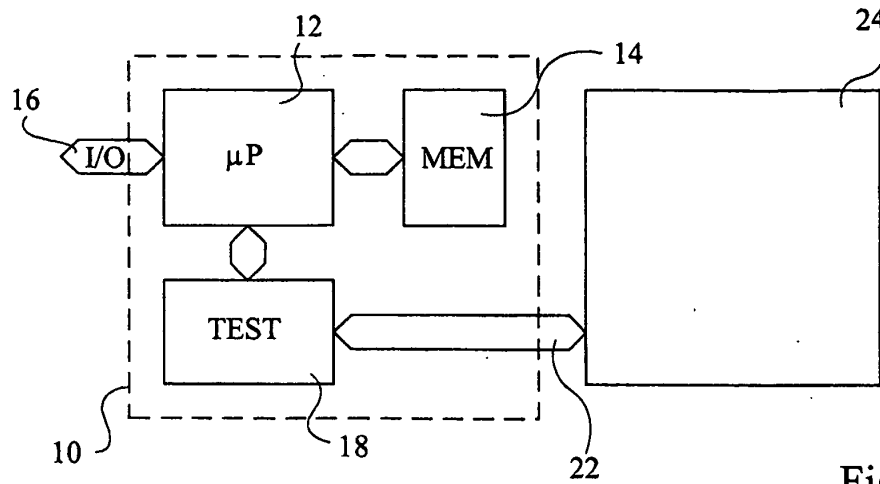


Fig 1

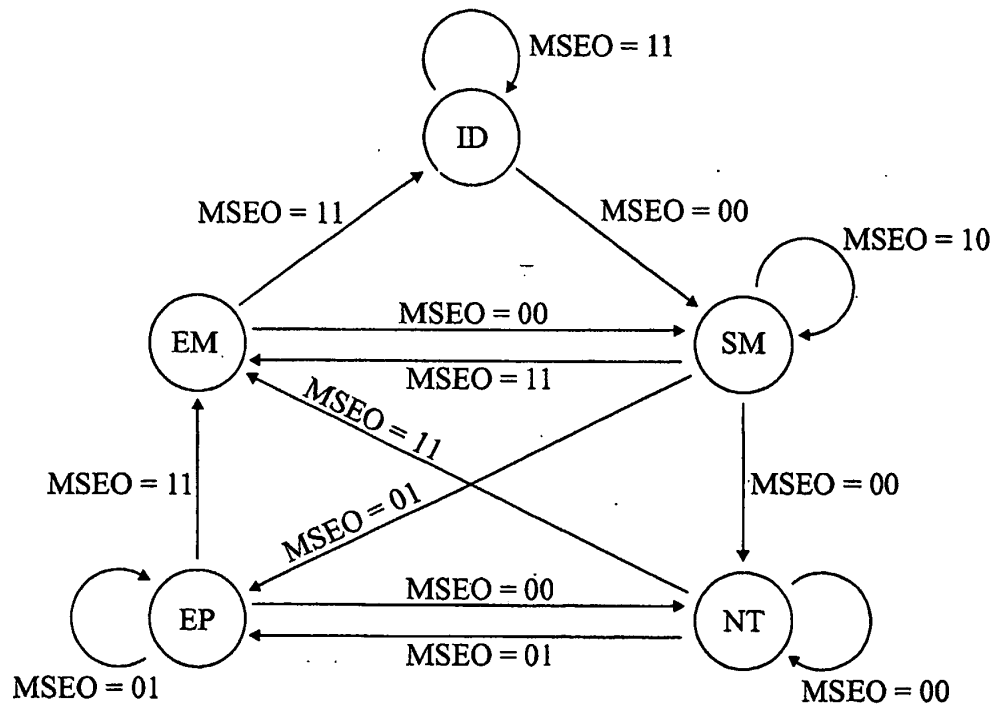
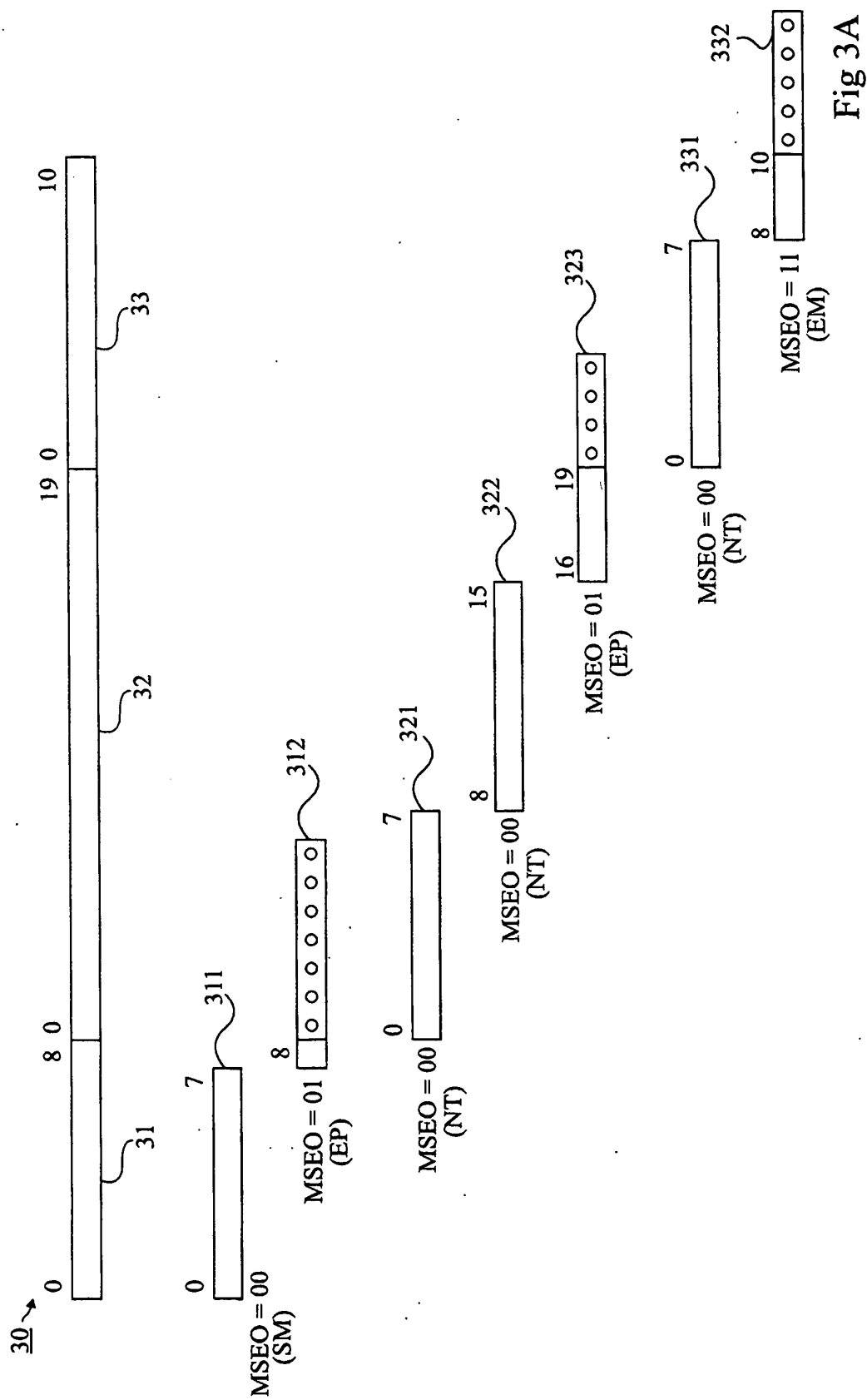


Fig 2



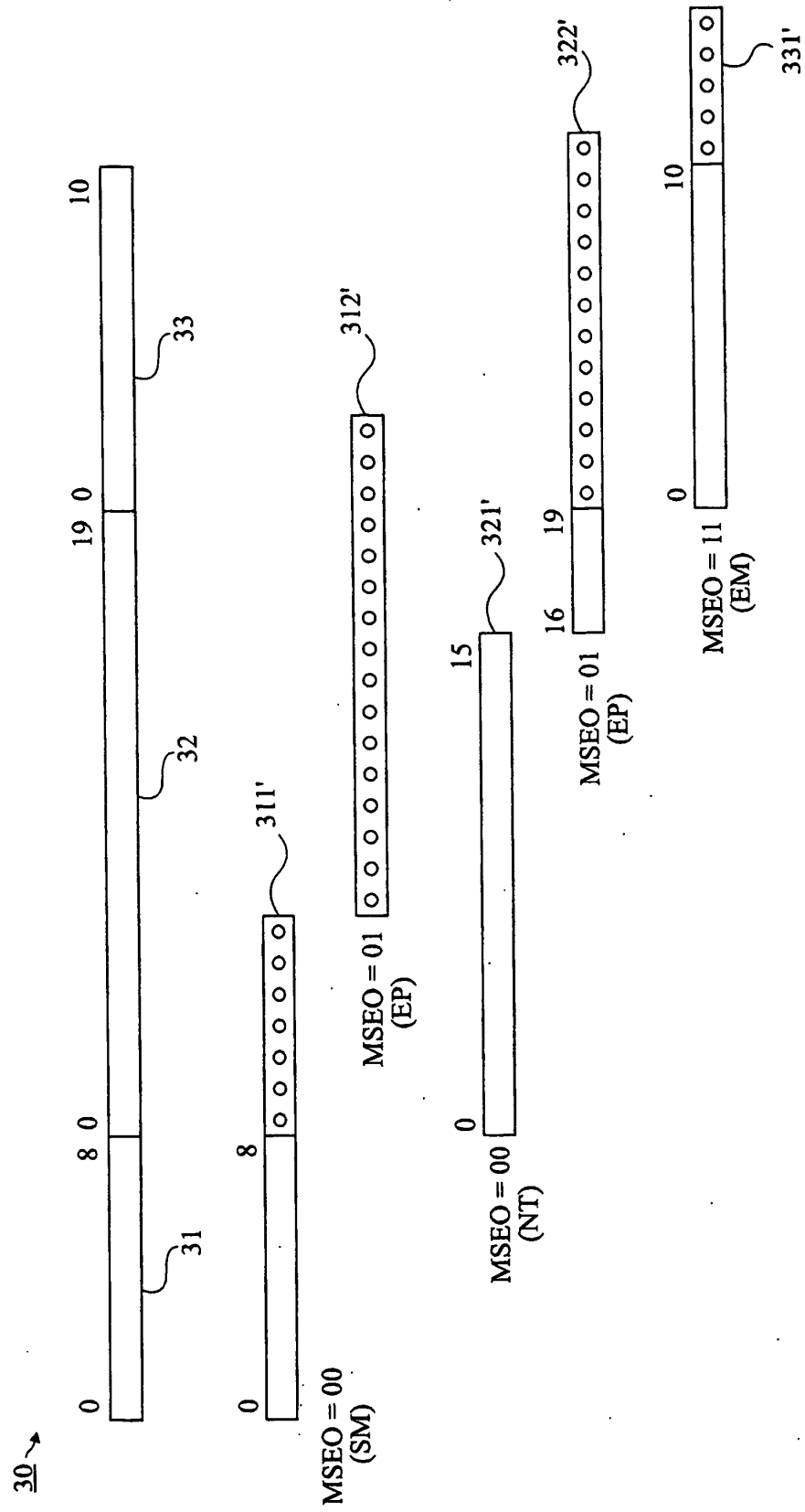


Fig 3B

4/5

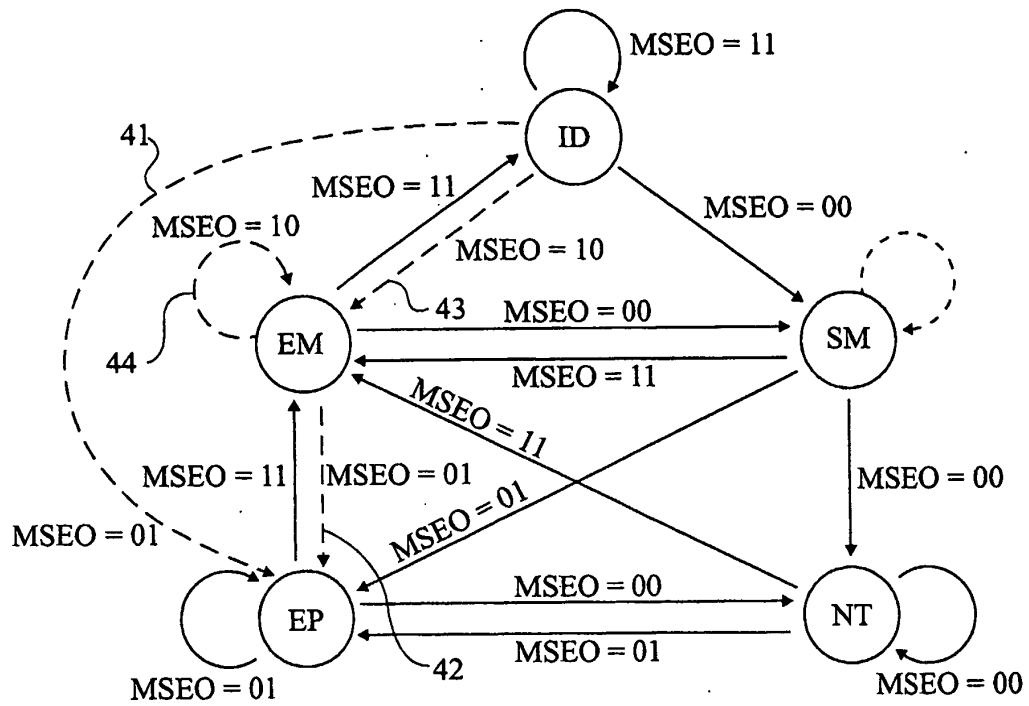


Fig 4

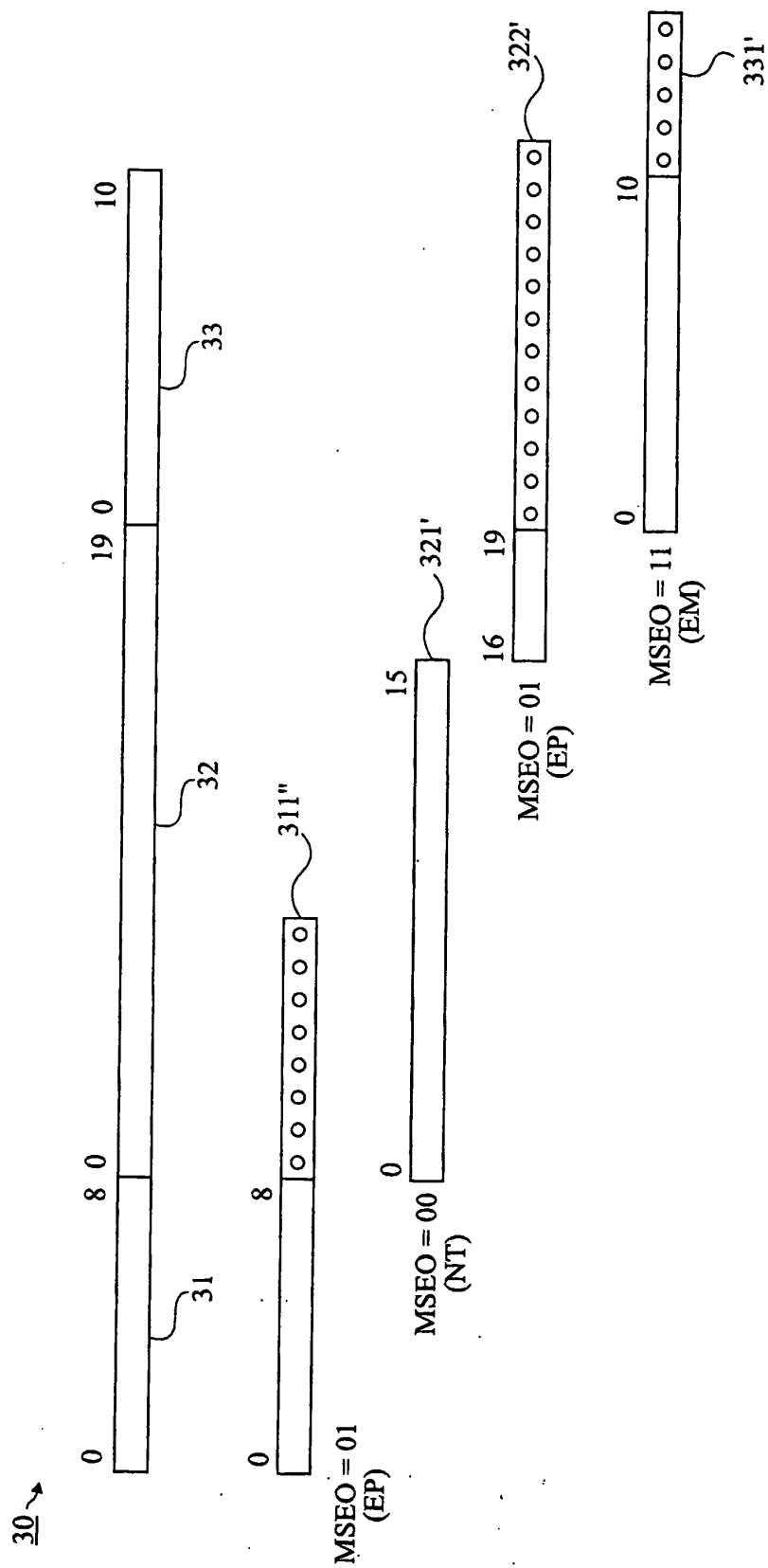


Fig 5

# INTERNATIONAL SEARCH REPORT

International Application No.

PCT/FR 02/03521

**A. CLASSIFICATION OF SUBJECT MATTER**  
IPC 7 G06F13/42 G01R31/3185

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 G06F G01R

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

INSPEC, EPO-Internal

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	<p>O'KEEFFE H ET AL: "EINHEITLICHE DEBUG-SCHNITTSTELLE DER ZUKUNFT DER NEXUS-STANDARD SOLL DIE KOMMUNIKATION ZWISCHEN EMULATOR UND PROZESSOR VEREINHEITLICHEN" ELEKTRONIK, FRANZIS VERLAG GMBH. MUNCHEN, DE, vol. 49, no. 18, 5 September 2000 (2000-09-05), pages 124-128, XP001107530 ISSN: 0013-5658 the whole document</p> <p style="text-align: center;">--- -/--</p>	1-4

☒ Further documents are listed in the continuation of box C.

☐ Patent family members are listed in annex.

### \* Special categories of cited documents :

\*A\* document defining the general state of the art which is not considered to be of particular relevance

\*E\* earlier document but published on or after the international filing date

\*L\* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

\*O\* document referring to an oral disclosure, use, exhibition or other means

\*P\* document published prior to the international filing date but later than the priority date claimed

\*T\* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

\*X\* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

\*Y\* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

\*G\* document member of the same patent family

Date of the actual completion of the international search

21 July 2003

Date of mailing of the international search report

05/08/2003

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Authorized officer

Albert, J

## INTERNATIONAL SEARCH REPORT

International Application No

PCT/FR 02/03521

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
------------	--	-----------------------

A	MACNAMEE C: "EIN INTERFACE FUER ALLE NEXUS ALS GLOBALER DEBUG-STANDARD" ELEKTRONIKPRAXIS, VOGEL, WUERZBURG, DE, no. 3, 8 February 2000 (2000-02-08), pages 104-106,108, XP008001346 ISSN: 0341-5589 the whole document	1-4
A	SCHMITT W: "NEXUS - DEBUG-KONZEPT DER ZUKUNFT? UNIVERSELLE EMULATIONS- UND KALIBRIERSCHNITTSTELLE FUER MIKROCONTROLLER" ELEKTRONIK, FRANZIS VERLAG GMBH. MUNCHEN, DE, vol. 48, no. 17, 24 August 1999 (1999-08-24), pages 52-59, XP000931028 ISSN: 0013-5658 the whole document	1-4
A	ANONYMOUS: "The Nexus 5001 Forum; Standard for a Global Embedded Processor Debug Interface" 'Online! 15 December 1999 (1999-12-15) , IEEE-ISTO , USA XP002248380 Retrieved from the Internet: <URL: http://www.nexus5001.org/standard/ieee_1st_o_5001_1999.pdf> 'retrieved on 2003-07-18! cited in the application the whole document	1-4



# RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale No

PCT/FR 02/03521

**A. CLASSEMENT DE L'OBJET DE LA DEMANDE**  
CIB 7 G06F13/42 G01R31/3185

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

## B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)

CIB 7 G06F G01R

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si réalisable, termes de recherche utilisés)

INSPEC, EPO-Internal

## C. DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	<p>O'KEEFFE H ET AL: "EINHEITLICHE DEBUG-SCHNITTSTELLE DER ZUKUNFT DER NEXUS-STANDARD SOLL DIE KOMMUNIKATION ZWISCHEN EMULATOR UND PROZESSOR VEREINHEITLICHEN" ELEKTRONIK, FRANZIS VERLAG GMBH. MUNCHEN, DE, vol. 49, no. 18, 5 septembre 2000 (2000-09-05), pages 124-128, XP001107530 ISSN: 0013-5658 le document en entier</p> <p style="text-align: center;">--- -/--</p>	1-4

☒ Voir la suite du cadre C pour la fin de la liste des documents

☐ Les documents de familles de brevets sont indiqués en annexe

### \* Catégories spéciales de documents cités:

- \*A\* document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- \*E\* document antérieur, mais publié à la date de dépôt international ou après cette date
- \*L\* document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- \*O\* document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- \*P\* document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

\*T\* document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention

\*X\* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément

\*Y\* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier

\*&\* document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

21 juillet 2003

Date d'expédition du présent rapport de recherche internationale

05/08/2003

Nom et adresse postale de l'administration chargée de la recherche internationale

Office Européen des Brevets, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Fonctionnaire autorisé

Albert, J

# RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale No  
PCT/FR 02/03521

C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS		
Catégorie	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	<p>MACNAMEE C: "EIN INTERFACE FUER ALLE NEXUS ALS GLOBALER DEBUG-STANDARD" ELEKTRONIKPRAXIS, VOGEL, WUERZBURG, DE, no. 3, 8 février 2000 (2000-02-08), pages 104-106, 108, XP008001346 ISSN: 0341-5589 le document en entier</p> <p>---</p>	1-4
A	<p>SCHMITT W: "NEXUS - DEBUG-KONZEPT DER ZUKUNFT? UNIVERSELLE EMULATIONS- UND KALIBRIERSCHNITTSTELLE FUER MIKROCONTROLLER" ELEKTRONIK, FRANZIS VERLAG GMBH. MUNCHEN, DE, vol. 48, no. 17, 24 août 1999 (1999-08-24), pages 52-59, XP000931028 ISSN: 0013-5658 le document en entier</p> <p>---</p>	1-4
A	<p>ANONYMOUS: "The Nexus 5001 Forum; Standard for a Global Embedded Processor Debug Interface" 'en ligne! 15 décembre 1999 (1999-12-15), IEEE-ISTO, USA XP002248380 Extrait de l'Internet: &lt;URL: <a href="http://www.nexus5001.org/standard/ieee_isto_5001_1999.pdf">http://www.nexus5001.org/standard/ieee_isto_5001_1999.pdf</a>&gt; 'extrait le 2003-07-18! cité dans la demande le document en entier</p> <p>-----</p>	1-4